

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 10 月 20 日 (20.10.2005)

PCT

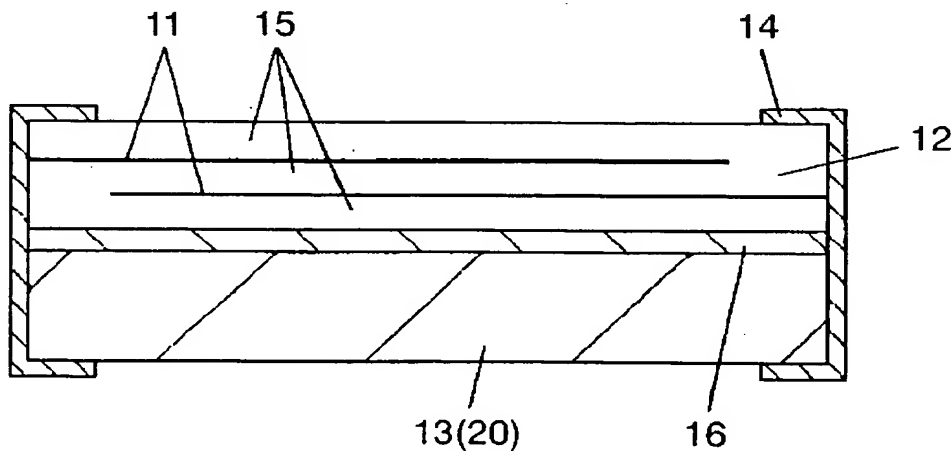
(10) 国際公開番号
WO 2005/098877 A1

- (51) 国際特許分類⁷: H01C 7/10 (72) 発明者; および
(21) 国際出願番号: PCT/JP2005/005322 (75) 発明者/出願人 (米国についてのみ): 勝村 英則 (KATSUMURA, Hidenori). 井上 竜也 (INOUE, Tatsuya). 加賀田 博司 (KAGATA, Hiroshi).
(22) 国際出願日: 2005 年 3 月 24 日 (24.03.2005) (74) 代理人: 岩橋 文雄, 外 (IWAHASHI, Fumio et al.); 〒5718501 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内 Osaka (JP).
(25) 国際出願の言語: 日本語
(26) 国際公開の言語: 日本語 (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
(30) 優先権データ:
特願 2004-109779 2004 年 4 月 2 日 (02.04.2004) JP
(71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1 0 0 6 番地 Osaka (JP).

/ 続葉有 /

(54) Title: COMPONENT WITH COUNTERMEASURE TO STATIC ELECTRICITY

(54) 発明の名称: 静電気対策部品



(57) Abstract: A component with a countermeasure to static electricity comprising a varistor layer wherein a plurality of planar inner electrodes are buried, a substrate containing alumina on which the varistor layer is formed, and terminals formed on the side face of the varistor layer and connected with the inner electrodes of the varistor layer wherein the varistor layer and the substrate are sintered and bismuth oxide in the varistor layer is diffused into the substrate, thus forming a bismuth oxide diffusion layer in the substrate. Consequently, a component with a countermeasure to static electricity can be made thin while sustaining the varistor characteristics for a very small surge voltage.

(57) 要約: 複数の平面状の内部電極を埋設したバリスタ層と、バリスタ層を積層したアルミナを含有する基板と、バリスタ層の内部電極に接続し、バリスタ層の側面に形成した端子とを備え、バリスタ層と基板とは焼結させてバリスタ層の酸化ビスマス基板に拡散させ、基板に酸化ビスマス拡散層を形成した静電気対策部品を提供する。このようにして、微小サージ電圧に対するバリスタ特性を保持しつつ、薄型化を図った静電気対策部品が実現できる。



WO 2005/098877 A1



(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:

一 国際調査報告書